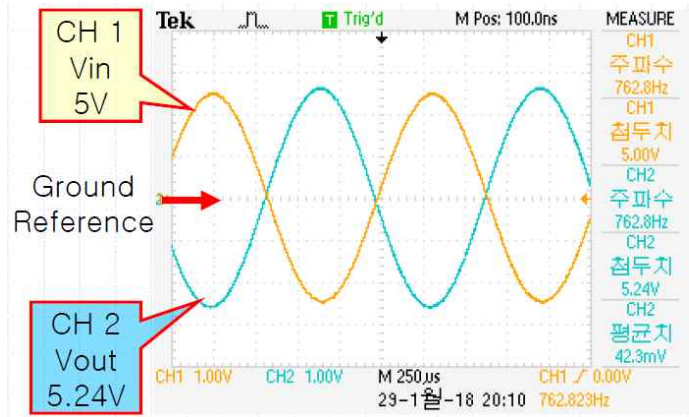
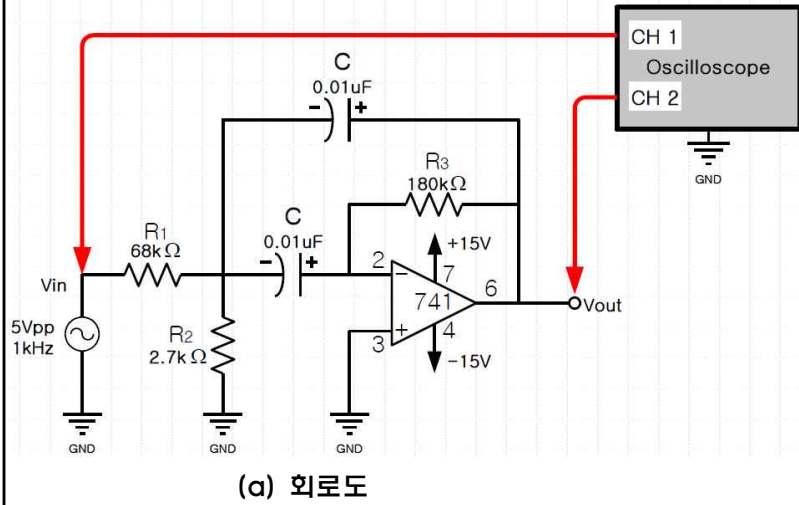


과 목 명 : 전자회로 실험(2)	학 년	주/야	평가반	평 가 학 과 명	학 번
출제교수 : 김하택	2	주	1	정보통신과	성 명

■ 다음 회로를 구성하고 물음에 답하시오.



CH 1 과 2  
전압 배율 :  
1V/DIV  
시간 배율 :  
0.25ms/DIV  
AC 결합

1. 필터의 출력전압이 최대진폭이 도달하는 지점으로 신호발생기의 주파수를 맞춘다. 그림 (b) 입출력 파형 참조. -10점, 5점, 0점-

평 가	Pass	Fail	반동작

2. 중심 주파수에서 신호 주파수의 주파수를 변경하지 말고 출력전압이 5V<sub>P-P</sub>가 되도록 신호발생기의 전압을 조절한다.

- ① 이때 신호 주파수를 중심 주파수 이하로 감소시켜 하한 차단 주파수를 구하여 표1에 기록한다.
- ② 다시 신호주파수를 중심 주파수 이상으로 증가시켜 상한 차단 주파수를 측정하여 표1에 기록한다.
- ③ 대역폭(BW), 양호도(Q)를 구하여 표1에 기록한다.

[표 1-1]

	회로 동작 Pass 반동작 Fail	파라미터	측정값	평가점수(100점 만점)	
		입력파형 ( ) P		기말 실기평가 (20점 만점)	평소실기평가 (80점 만점)
체크리스트	10점	출력파형 (V <sub>P-P</sub> )		총 점	
		중심 주파수 전압이득[dB]			
	5점	중심 주파수			
		하한 3dB 주파수 f <sub>l</sub>			
	0점	상한 3dB 주파수 f <sub>h</sub>			
		3dB 대역폭 [BW]			
	양호도(Q)				