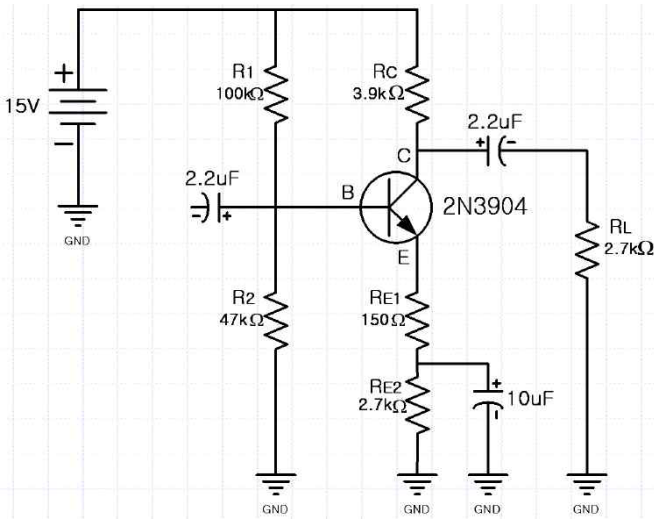


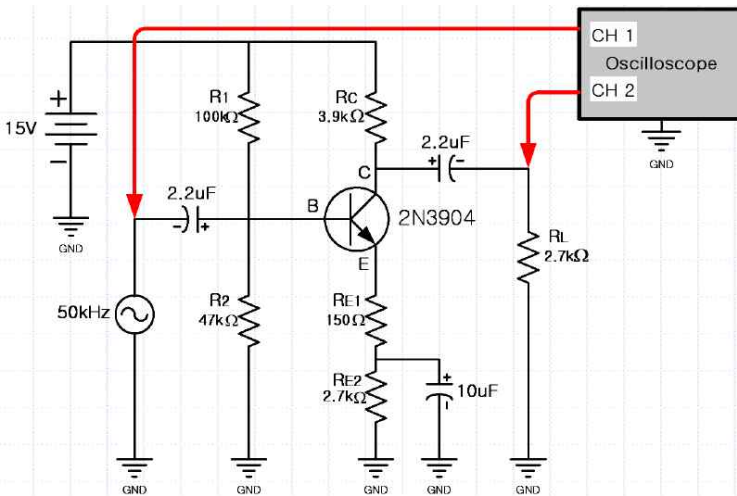
전자회로실험1 실기 기말평가 공개문제



I. 직류해석

- ① 다음 회로에서 접지에 대한 V_E 를 측정하고 그 값을 이용하여 r'_e 를 구하여 표에 기록하시오.
- ② I_B, I_C 를 DMM으로 측정하여 그 값을 표에 써 넣으시오.

II. 교류해석



- ① 신호발생기와 오실로스코프 채널을 연결하고, 채널2를 0.5V/DIV로 맞춘 후 주파수 50kHz에서 채널2의 출력이 3.5V_{p-p}(7.1칸)가 되도록 신호발생기의 AMP를 조정하시오. 그리고 그때의 전압 이득을 측정하고 dB

이득을 구하시오.

- ② 입력결합 커패시터의 영향을 보기위해 C_1 을 $0.033\mu F$ 로 교체하여 회로를 구성하시오. 출력파형의 전압이 7.1칸($3.5V_{p-p}$)에서 5칸($2.5V_{p-p}$)이 되도록 신호발생기의 주파수를 서서히 감소시킨다. 이는 $3.5V_{p-p}$ 의 0.707지점인 $-3dB$ 이고 이때의 주파수가 차단 주파수이다. 이 신호발생기의 주파수를 읽고 계산한 주파수와 비교하시오.